

PROCENNE ŐIRKETİ VE İTÜ GÖMÜLÜ SİSTEM TASARIM LABORATUVARININ

ortak olarak yürüteceđi bir sayısal sistem
tasarımı projesinde tam zamanlı alıřmak üzere
yüksek lisans ve doktora öğrencileri aranmaktadır.

Proje konuları:

Bir sayısal entegre devre projesinde kullanılmak üzere:

- Çok düşük güç tüketimli rastgele sayı üretici tasarımı ve gereklenmesi
- Kriptografik olarak güvenli gerek rastgele sayı üretici tasarımı ve gereklenmesi
 - Çok düşük güç tüketimli sıcaklık sensörü tasarımı ve gereklenmesi
 - Çok düşük güç tüketimli gerilim sensörü tasarımı ve gereklenmesi

Aranan nitelikler:

- İ.T.Ü. Elektronik ve Haberleşme Mühendisliđi Ana bilim dalında yüksek lisans veya doktora yapıyor olmak.
- VHDL veya Verilog dillerinden birisine hakim olmak.
 - Xilinx Vivado aracını kullanabilmek ve raporlarını okuyabilmek.

İletişim

Prof. Dr. Müřtak E. Yalın - mustak.yalcin@itu.edu.tr